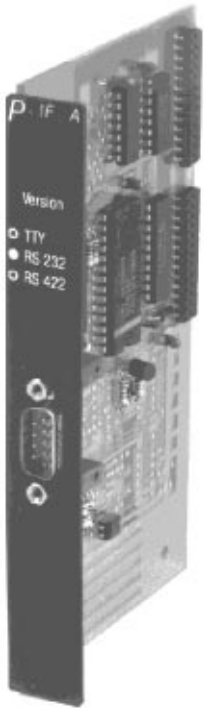


A4

SCHNITTSTELLENMODULE PIFA - SERIELLE RS232 SCHNITTSTELLE

SPS-SYSTEME
MINICONTROL-KOMPONENTEN



PIFA

- 1 serielle Standard-RS232 Schnittstelle
- Baudrate softwaremäßig wählbar bis zu 19200 Baud

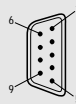
TECHNISCHE DATEN

PIFA	
Schnittstelle	RS232
Galvanische Trennung Sender Empfänger	NEIN NEIN
Anschluß	9-poliger DSUB-Stecker
Max. Reichweite	10 m
Handshakeleitungen	DSR, DTR, RTS
Baudraten	50 bis 19200 Baud, softwaremäßig wählbar
Datenformate	5 bis 8 Datenbits, Parity ja/nein/gerade/ungerade, 1/1,5/2 Stopbits, softwaremäßig wählbar
Dokumentation deutsch englisch französisch	Hardware-Manual MINICONTROL MAHWMINI-0 MAHWMINI-E MAHWMINI-F

PINBELEGUNG

Pin	RS232
1	GND
2	RXD
3	
4	DSR
5	DCD
6	+5 VDC / 200 mA (ab Rev. 02.00)
7	TXD
8	RTS
9	DTR

9poliger DSUB
Stecker



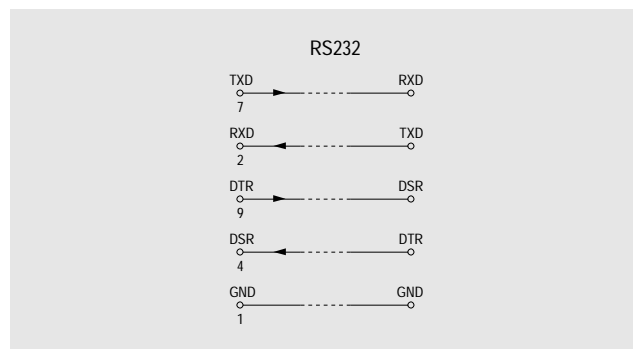
STECKPLÄTZE

Steckplatz	0	1	2	3	4	5
PIFA			●	●		

BESTELLDATEN

MCPIFA-2	Schnittstellenmodul, 1 serielle RS232-Schnittstelle, 9-poliger DSUB-Stecker
----------	---

ANSCHLUSS



STANDARDSOFTWARE

Für das Schnittstellenmodul PIFA sind folgende Standard-Funktionsbausteine verfügbar:

FUB	Funktion
NDMA	Treiber-Funktionsbaustein für die Ankopplung an ein B&R MININET-Netzwerk (siehe Abschnitt C5 - "B&R MININET")
OPIB	Treiber-Funktionsbaustein für die Ansteuerung des Bedientableaus BRRT360 (siehe Abschnitt B2 "Visualisierung mit Bedientableaus")
MCDA	Treiber-Funktionsbaustein für die Ansteuerung des BRMEC-Massenspeichergerätes (siehe Abschnitt A6 "MULTICONTROL-Komponenten")

Die Funktionsbausteine OPIB (Bedientableau-Treiber) und MCDA (BRMEC-Treiber) sind Bestandteil des Standardsoftwarepaketes SWSPSSD02-0 (siehe Abschnitt A7 "SPS-Programmierung").

Der Funktionsbaustein NDMA (B&R MININET-Treiber) ist Bestandteil des Standardsoftwarepaketes SWSPSCOM01-0 (siehe Abschnitt A7 "SPS-Programmierung").

Eine detaillierte Beschreibung der o.a. Standard-Funktionsbausteine für das Schnittstellenmodul PIFA ist im "Standardsoftware Anwenderhandbuch" zu finden:

FUB	Band	Kapitel
NDMA	2	Kap. 6 "B&R-MININET"
OPIB	1	Kap. 4 "Bedientableaus"
MCDA	2	Kap. 11 "Gerätetreiber"